SEMFINE DE LÉ INGENICERIF ECTRÓNIC

¡Explora, aprende y transforma con la electrónica en un evento que reúne a estudiantes, expertos y apasionados por la tecnología para compartir ideas, descubrir tendencias y encender la innovación!

























LUNES

8:30 a.m - 9:00 a.m

Apertura de la semana de la semana de la ingeniería electrónica Sala Magistral 2 Bloque 13 (antiguo Bloque Y)

9:30 a.m - 12.00 p.m

Inicio del evento: Desafíos empresariales - ingeniería electrónica aplicada Auditorio 1D - 112

2:00 p.m - 3:00 p.m

Desafíos empresariales - ingeniería electrónica aplicada Auditorio 1D - 112

























MARTES - 28

8:00 a.m - 12:00 p.m

Desafíos empresariales - ingeniería electrónica aplicada Auditorio 1D - 112

2:00 p.m - 3:00 p.m

Premiación del evento: Desafíos empresariales - ingeniería electrónica aplicada Auditorio 1D - 112

7:00 p.m - 9:00 p.m

Networking entre Egresados: Charla con Martha Rojas Coaching y consultoría empresarial, para fortalecimiento del liderazgo estratégico - toma de decisiones complejas en ambientes empresariales Sala Magistral 2 Bloque 13 (antiguo Bloque Y)























MIÉRCOLES - 29

2:00 p.m - 8:00 p.m

Competencia - Explota Globos Parqueadero principal UTP

























CRONOGRAMA JUEUES - 30

8:00 a.m - 8:30 a.m

Apertura de charlas magistrales Salas magistrales 1 y 2 Bloque 13 (antiguo Bloque Y)

8:30 a.m - 9:30 a.m

Charla 1- Leidy Esperanza Pamplona
De las Vibraciones Mecánicas a la Inteligencia Artificial:
Nuevas Perspectivas en el Monitoreo de la Salud Estructural
Salas magistrales 1 y 2 Bloque 13 (antiguo Bloque Y)

10:00 a.m - 11:00 a.m

Charla 2 - Ana Maria López
Transformando trayectorias: de ingeniera electrónica a
Partner Solution Architect Data & Al en Microsoft
Salas magistrales 1 y 2 Bloque 13 (antiguo Bloque Y)

11:30 a.m - 12:00 p.m

Charla 3 - Lorena García
Panorama global de la industria electrónica y de
semiconductores y oportunidades para Colombia
Salas magistrales 1 y 2 Bloque 13 (antiguo Bloque Y)

2:00 pm. - 5:00 p.m

Taller - Semiconductores
Taller: "Crea un chip digital con software libre"
Requerimientos: Computador
Salas magistrales 1 y 2 Bloque 13 (antiguo Bloque Y)

5:30 p.m - 8:00 p.m

Integración de ingeniería electrónica - Empanatón

























8:00 a.m - 12:00 p.m

Girls Power Tech: Ingenieras del Futuro **Auditorio 1D-112**

2:00 p.m - 8:00 p.m

Halloweentronic Disfraces con Identidad Electrónica **Auditorio 1D-112**























